

Số: 460/GM-HVM

Hà Nội, ngày 29 tháng 05 năm 2026

GIẤY MỜI

Tham dự cuộc thi

Thiết kế vi mạch bảo mật và an toàn thông tin năm 2026

Kính gửi: *Học viện Công nghệ Bưu chính Viễn thông*.....

Nhằm tạo sân chơi học thuật, khuyến khích nghiên cứu, sáng tạo và phát triển nguồn nhân lực trong lĩnh vực thiết kế vi mạch và an toàn thông tin, Học viện Kỹ thuật mật mã tổ chức Cuộc thi “Thiết kế vi mạch bảo mật và an toàn thông tin” năm 2026.

Thời gian tổ chức: Từ tháng 05/2026 đến tháng 10/2026.

Địa điểm: Học viện Kỹ thuật mật mã, 141 đường Chiến Thắng, phường Thanh Liệt, thành phố Hà Nội.

Đối tượng tham gia: Sinh viên các trường đại học, học viện quan tâm đến cuộc thi.

Học viện Kỹ thuật mật mã kính mời Quý Trường và sinh viên quan tâm liên hệ Ban Tổ chức hoặc đăng ký tham gia cuộc thi qua cổng thông tin điện tử trực tuyến (hoặc mã QR); chi tiết tại Phụ lục kèm theo.

Học viện trân trọng kính mời././ *TM*

Nơi nhận:

- Như trên;
- Giám đốc (để b/c);
- Lưu: VT, ĐTVM.Đ4

KT. GIÁM ĐỐC
PHÓ GIÁM ĐỐC

Nguyễn Hiếu Minh

Phụ lục

Giới thiệu cuộc thi Thiết kế vi mạch bảo mật và an toàn thông tin

(Kèm theo Giấy mời số 460/GM-HVM ngày 29 tháng 05 năm 2026
của Học viện Kỹ thuật mật mã)

I. THÔNG TIN CHUNG

1. Tên cuộc thi: *Thiết kế vi mạch bảo mật và an toàn thông tin.*

2. Đơn vị chủ trì: Học viện Kỹ thuật mật mã.

3. Đơn vị phối hợp:

- Trung tâm Đổi mới sáng tạo Quốc gia (NIC).
- Công ty TNHH Dolphin Technology Vietnam Center.
- Công ty Cổ phần Giáo dục và công nghệ VMIC.
- Tạp chí An toàn thông tin.
- Các trường đại học, học viện đào tạo lĩnh vực điện tử, vi mạch bán dẫn.

4. Thời gian tổ chức: Từ tháng 05/2026 đến tháng 10/2026.

II. MỤC TIÊU CUỘC THI

- Tạo môi trường học thuật để sinh viên nghiên cứu, sáng tạo và vận dụng kiến thức chuyên ngành vào thực tiễn.

- Phát hiện, bồi dưỡng nguồn nhân lực trong lĩnh vực thiết kế vi mạch bảo mật, an toàn phần cứng.

- Khuyến khích sinh viên làm chủ quy trình thiết kế từ ý tưởng, thiết kế logic, mô phỏng, kiểm chứng đến hoàn thiện sản phẩm.

III. HÌNH THỨC TỔ CHỨC

1. Đối tượng đăng ký

- Đối tượng tham gia: Sinh viên đang học tập tại các trường đại học, học viện trên toàn quốc có ý tưởng, dự án hoặc đề tài nghiên cứu ứng dụng trong lĩnh vực thiết kế vi mạch.

- Hình thức tham gia: Thí sinh có thể đăng ký dự thi theo hình thức cá nhân hoặc nhóm; mỗi nhóm có tối đa 05 thành viên và chỉ được đăng ký 01 sản phẩm dự thi.

- Đăng ký tham gia: Các cá nhân, nhóm dự thi đăng ký trực tuyến theo đường link: <https://bit.ly/4nWUfCQ> hoặc quét mã QR để đăng ký:





2. Lịch trình cuộc thi

STT	Thời gian	Nội dung công việc
1	15/5/2026 – 15/7/2026	Truyền thông, mở cổng đăng ký
2	15/5/2026 – 9/9/2026	Các đội triển khai ý tưởng, thiết kế
3	10/9/2026 – 19/9/2026	Các đội nộp bài dự thi
4	20/9/2026 – 30/9/2026	Vòng sơ loại
5	01/10/2026 – 19/10/2026	Các đội vào vòng chung kết chỉnh sửa hoàn thiện sản phẩm
6	20/10/2026 – 31/10/2026	Chung kết, trao giải

3. Địa điểm tổ chức thi

Học viện Kỹ thuật mật mã, 141 đường Chiến Thắng, phường Thanh Liệt, thành phố Hà Nội.

4. Nội dung thi

Nội dung dự thi tập trung vào các sản phẩm, giải pháp vi mạch bảo mật, an toàn; tối thiểu ở mức thiết kế logic/RTL, mô phỏng và kiểm tra thiết kế.

Cuộc thi gồm 02 vòng: Sơ loại và Chung kết.

- Vòng sơ loại:

+ Các nhóm dự thi nộp báo cáo kỹ thuật dạng PDF cho Ban Tổ chức. Báo cáo cần thể hiện các nội dung chính như: layout, waveform, kết quả DRC/LVS và timing.

+ Nộp kèm video demo trên FPGA.

+ Nhóm dự thi phải trình bày rõ ý tưởng, kiến trúc thiết kế, đặc tính và ưu điểm của sản phẩm.

+ Ban Giám khảo sẽ lựa chọn 08–10 dự án xuất sắc vào vòng chung kết.

- Vòng chung kết:



+ Các nhóm nộp lại báo cáo PDF hoàn thiện sau khi tiếp thu góp ý từ vòng sơ loại.

+ Nộp bổ sung video demo trên FPGA hoặc hình ảnh layout GDS kèm các báo cáo timing, DRC, LVS nếu có.

+ Mỗi nhóm trưng bày poster và thuyết trình, bảo vệ sản phẩm trước Ban Giám khảo trong thời gian 20 phút.

+ Ban Giám khảo đánh giá, xếp hạng và lựa chọn các dự án xuất sắc để trao giải.

5. Cơ cấu giải thưởng

Cuộc thi có các giải thưởng chính thức như sau:

+ 01 Giải Nhất: 15.000.000 VNĐ tiền thưởng, giấy chứng nhận và biểu trưng.

+ 01 Giải Nhì: 8.000.000 VNĐ tiền thưởng, giấy chứng nhận và biểu trưng.

+ 02 Giải Ba: 5.000.000 VNĐ tiền thưởng, giấy chứng nhận và biểu trưng.

+ 04 Giải Khuyến khích: 3.000.000 VNĐ tiền thưởng, giấy chứng nhận và biểu trưng.

IV. TIÊU CHÍ ĐÁNH GIÁ

Các sản phẩm dự thi được đánh giá dựa trên các tiêu chí chính:

- Phù hợp chủ đề: Bám sát nội dung vi mạch bảo mật, thể hiện cơ chế bảo mật ở mức phần cứng.

- Tính đúng đắn chức năng: Hoạt động đúng thiết kế, có kiểm chứng hoặc mô phỏng.

- Mục tiêu bảo vệ: Xác định rõ đối tượng, phạm vi bảo vệ và mô hình đe dọa.

- Giải pháp kỹ thuật: Thiết kế có cơ sở khoa học, kiến trúc rõ ràng, lập luận hợp lý.

- Mức độ bảo mật: Giải pháp hiệu quả, có minh chứng đánh giá.

- Chất lượng triển khai: Cân đối giữa hiệu năng, chi phí và tài nguyên.

- Tính sáng tạo: Có điểm mới, giá trị học thuật hoặc thực tiễn.

- Khả năng ứng dụng: Có tính khả thi, khả năng mở rộng.

- Mức độ hoàn thiện: Thiết kế đầy đủ (logic, mô phỏng, layout nếu có), hồ sơ kỹ thuật rõ ràng.

- Trình bày và phản biện: Thuyết minh và bảo vệ phương án tốt trước hội đồng.

V. THÔNG TIN LIÊN HỆ

Ban Tổ chức Cuộc thi:

Học viện Kỹ thuật mật mã

Địa chỉ: 141 Đường Chiến Thắng, phường Thanh Liệt, thành phố Hà Nội

Cán bộ liên hệ: TS. Dương Phúc Phần, Giảng viên khoa Điện tử - Vi mạch.

Điện thoại: 0974 405 916

Email: cuocthikvm@actvn.edu.vn